

МИНИСТЕРСТВО ПРОСВЕЩЕНИЯ  
РОССИЙСКОЙ ФЕДЕРАЦИИ

**ФЕДЕРАЛЬНОЕ  
ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ  
ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ  
«ЛУГАНСКИЙ ГОСУДАРСТВЕННЫЙ ПЕДАГОГИЧЕСКИЙ УНИВЕРСИТЕТ»  
(ФГБОУ ВО «ЛГПУ»)**

**Структурное подразделение** Институт физико-математического образования,  
информационных и обслуживающих технологий

**Кафедра** информационных образовательных технологий и систем



**УТВЕРЖДАЮ**

Врио директора ИФМОИОТ

Е.А. Журавлева

2026 г.

**РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ**

**Компьютерная схемотехника**

**По направлению подготовки** 44.03.05 Педагогическое образование (с двумя профилями подготовки)

**Профиль подготовки** Математика. Информатика

**Квалификация выпускника** бакалавр

**Форма обучения** очная, заочная

**Курс** ОФО – 5, ЗФО – 6

Луганск, 2026

Рабочая программа учебной дисциплины является частью основной профессиональной образовательной программы для подготовки бакалавров по направлению подготовки 44.03.05 Педагогическое образование (с двумя профилями подготовки) «Математика. Информатика» очной формы обучения.

Рабочая программа учебной дисциплины разработана в соответствии с ФГОС ВО – бакалавриат по направлению подготовки 44.03.05 Педагогическое образование (с двумя профилями подготовки), утвержденным приказом Министерства образования и науки Российской Федерации от 22 февраля 2018 г. №125 (с изменениями и дополнениями) и Профессиональным стандартом, утвержденным Приказом Министерства труда и социальной защиты Российской Федерации «Об утверждении профессионального стандарта "Педагог (педагогическая деятельность в сфере дошкольного, начального общего, основного общего, среднего общего образования) (воспитатель, учитель)"» от 18 октября 2013 г. № 544н.

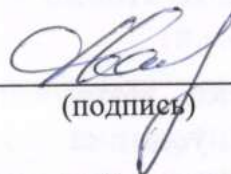
#### СОСТАВИТЕЛЬ:

доцент кафедры информационных образовательных технологий и систем  
ФГБОУ ВО «ЛГПУ», доктор технических наук, доцент Капустин  
Денис Алексеевич

Утверждена на заседании кафедры информационных образовательных технологий и систем

Протокол от «13» января 2026 г. № 11

Заведующий кафедрой информационных образовательных технологий и систем



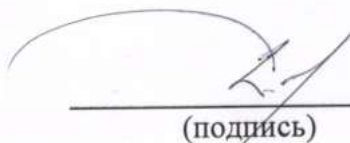
Д.А. Капустин

(подпись)

Одобрена на заседании учебно-методической комиссии Институт физико-математического образования, информационных и обслуживающих технологий

Протокол от «14» января 2026 г. № 6

Председатель учебно-методической комиссии ИФМОИОТ

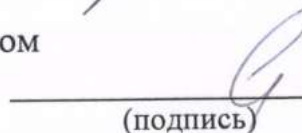


О.В. Давыскиба

(подпись)

#### СОГЛАСОВАНО:

Заведующий учебно-методическим отделом



В.В. Савенков

(подпись)

### 1. Цели и задачи дисциплины

Цели изучения дисциплины: изучение принципов и методов синтеза электрических схем на основе различных систем элементов, формирование навыков проектирования элементарных модулей вычислительной техники.

Задачи:

- изучение правил применения элементной базы в схемах устройств электроники;
- знакомство с тенденциями развития электроники.

### 2. Место дисциплины в структуре ОПОП

Учебная дисциплина «Компьютерная схемотехника» относится к части, формируемой участниками образовательных отношений учебного плана (Б1.О.09.16). Дисциплина реализуется кафедрой информационных образовательных технологий и систем (4) Институт физико-математического образования, информационных и обслуживающих технологий ФГБОУ ВО «ЛГПУ».

Необходимым условием для освоения учебной дисциплины являются знания целей, задач, принципов и функций современных цифровых устройств; особенности сетевых протоколов и механизмы их применения; умения использовать программное обеспечение для разработки и проектирования функциональной схемотехники, навыки разработки и проектирования функциональной схемотехники.

Содержание дисциплины «Компьютерная схемотехника» является логическим продолжением содержания дисциплин: «Операционные системы, сети и телекоммуникации», «Основы информационной безопасности», «Физика» и основой для дальнейшего освоения дисциплин: «Компьютерная схемотехника», «Теоретические основы кибернетики», «Избранные главы информатики».

### 3. Перечень планируемых результатов обучения по дисциплине (модулю), соотнесенных с индикаторами достижения компетенций

Код по ФГОС ВО	Индикатор достижения	Результаты обучения по дисциплине
Профессиональные		
ПК-3. Способен осваивать и применять базовые научно-теоретические знания и практические умения по информатике в профессиональной деятельности	ПК.3.1. Способность формировать и реализовывать программы развития универсальных учебных действий по информатике	ПК.3.1. Способен формировать и реализовывать программы развития универсальных учебных действий по информатике
	ПК.3.2. Демонстрировать знание содержания	ПК.3.2. Демонстрирует знание содержания

	образовательных программ по информатике. ПК.3.3. Способность проектировать образовательные программы различных уровней и элементы образовательных программ в предметной области «Информатика».	образовательных программ по информатике. ПК.3.3. Способен проектировать образовательные программы различных уровней и элементы образовательных программ в предметной области «Информатика».
<b>Общепрофессиональные</b>		
ОПК-2. Способен участвовать в разработке основных и дополнительных образовательных программ, разрабатывать отдельные их компоненты (в том числе с использованием информационно-коммуникационных технологий)	ОПК.2.1. Осуществлять разработку программ отдельных учебных предметов, в том числе программ дополнительного образования (согласно освоенному профилю (профилям) подготовки) ОПК.2.2. Демонстрировать умение разрабатывать программу развития универсальных учебных действий средствами преподаваемой(-ых) учебных дисциплин, в том числе с использованием ИКТ ОПК.2.3. Демонстрировать умение разрабатывать планируемые результаты обучения и системы их оценивания, в том числе с использованием ИКТ (согласно освоенному профилю (профилям) подготовки)	ОПК.2.1. Осуществляет разработку программ отдельных учебных предметов, в том числе программ дополнительного образования (согласно освоенному профилю (профилям) подготовки) ОПК.2.2. Демонстрирует умение разрабатывать программу развития универсальных учебных действий средствами преподаваемой(-ых) учебных дисциплин, в том числе с использованием ИКТ ОПК.2.3. Демонстрируем умение разрабатывать планируемые результаты обучения и системы их оценивания, в том числе с использованием ИКТ (согласно освоенному профилю (профилям) подготовки)

## 4. Структура и содержание дисциплины

### 4.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем часов (2 зач. ед.)	
	Очная форма	Заочная форма
<b>Общая учебная нагрузка (всего)</b>	<b>72</b>	<b>72</b>
<b>Обязательная аудиторная учебная нагрузка (всего часов), в том числе:</b>		
Лекции	12	4
Семинарские занятия		
Практические занятия		
Лабораторные работы	12	4

Курсовая работа / курсовой проект		
Другие формы организации учебного процесса (контрольные работы, индивидуальные занятия, консультации и др.)	4	4
<b>Самостоятельная работа студента (всего)</b>	<b>44</b>	<b>60</b>
Форма аттестация	Зачет	Зачет

#### 4.2. Содержание дисциплины

**Тема 1. Схемотехника основных логических элементов ЭВМ.**

**Тема 2. Схемотехника триггерных устройств.**

**Тема 3. Схемотехника Регистров.**

**Тема 4. Схемотехника Счетчиков.**

**Тема 5. Мультиплексоры и Демультимплексоры.**

**Тема 6. Шифраторы и Дешифраторы.**

#### 4.3. Лекции

№ п/п	Название темы	Объем часов	
		Очная форма	Заочная форма
1	Тема 1. Схемотехника основных логических элементов ЭВМ.	2	2
2	Тема 2. Схемотехника триггерных устройств.	2	2
3	Тема 3. Схемотехника Регистров.	2	
4	Тема 4. Схемотехника Счетчиков.	2	
5	Тема 5. Мультиплексоры и Демультимплексоры.	2	
6	Тема 6. Шифраторы и Дешифраторы.	2	
<b>Итого:</b>		<b>12</b>	<b>4</b>

#### 4.4. Практические занятия

Не предусмотрены учебным планом.

#### 4.5. Лабораторные работы

№ п/п	Название темы	Объем часов	
		Очная форма	Заочная форма
1	Исследование работы логических элементов ПЛИС Cyclone III FPGA	2	2
2	Исследование работы триггеров ПЛИС Cyclone III FPGA	2	2
3	Изучение работы шифратора при помощи отладочной платы ED0 фирмы ALTERA.	2	
4	Изучение работы дешифратора при помощи отладочной платы ED0 фирмы ALTERA.	2	

5	Изучение работы мультимплексора при помощи отладочной платы ED0 фирмы ALTERA.	2	
6	Изучение работы демультимплексора при помощи отладочной платы ED0 фирмы ALTERA.	2	
<b>Итого:</b>		<b>12</b>	<b>4</b>

#### 4.6. Самостоятельная работа студентов

№ п/п	Название раздела / темы	Вид самостоятельной работы	Объем часов	
			Очная форма	Заочная форма
1	Арифметические и логические основы цифровой техники	Конспект лекций	10	12
2	Схемотехника цифровых логических элементов	Конспект лекций	10	12
3	Помехи в цепях питания цифровых узлов и линиях	Конспект лекций	8	12
4	Цифровые узлы и устройства комбинационного типа	Конспект лекций	8	12
5	Цифровые устройства последовательностного типа	Конспект лекций	8	12
<b>Итого:</b>			<b>44</b>	<b>60</b>

#### 4.7. Курсовые работы / проекты

Не предусмотрены учебным планом

### 5. Методическое обеспечение, образовательные технологии

Преподавание дисциплины ведется с применением следующих видов образовательных технологий.

Наряду с методикой традиционной лекционно-практической работы предусмотрено использование активных форм и методов учебной деятельности, в том числе: учебные дискуссии, беседы, мозговой штурм.

Методика проблемно-диалогического обучения применяется в процессе лекционной работы над учебным материалом в каждой из тем учебной дисциплины.

Методика обучения в сотрудничестве с применением командных, групповых видов работы используется в процессе организации лабораторных работ.

Методика исследовательской деятельности используется как основа для организации самостоятельной работы студентов в объеме учебных тем.

Применяются средства мультимедиа: презентации, видео, базы ЭОР.

*Информационные технологии:* использование электронных образовательных ресурсов (электронный конспект, размещенный во



внутренней сети или т.п.) при подготовке к лекциям, лабораторным работам и самостоятельной работе.

*Работа в команде, проектная деятельность:* совместная работа студентов в группе при выполнении лабораторных работ.

## **6. Формы контроля освоения дисциплины**

Текущая аттестация студентов производится в дискретные временные интервалы в следующих формах: выполнение лабораторных работ; защита лабораторных работ.

Промежуточный контроль по результатам освоения дисциплины проходит в форме зачета (включает в себя ответ на теоретические вопросы и выполнение тестового задания).

Система оценивания учебных достижений студентов, оценочные средства представлены в фонде оценочных средств к рабочей программе учебной дисциплины (в приложении).

## **7. Учебно-методическое и программно-информационное обеспечение дисциплины**

А) основная литература:

1. Виноградов, М. В. Проектирование цифровых устройств : учебное пособие для СПО / М. В. Виноградов, Е. М. Самойлова. — 2-е изд. — Саратов, Москва : Профобразование, Ай Пи Ар Медиа, 2024. — 106 с.

2. Гонцова, А. В. Основы цифровой схемотехники : учебное пособие для СПО / А. В. Гонцова, И. Н. Максимов. — Саратов : Профобразование, 2024. — 76 с.

3. Микропроцессорные системы : учебное пособие для вузов / Е. К. Александров, Р. И. Грушвицкий, М. С. Куприянов [и др.] ; под редакцией Д. В. Пузанкова. — Санкт-Петербург : Политехника, 2024. — 936 с.

4. Микропроцессорные системы : учебное пособие для вузов / Е. К. Александров, Р. И. Грушвицкий, М. С. Куприянов [и др.] ; под редакцией Д. В. Пузанкова. — Санкт-Петербург : Политехника, 2024. — 936 с.

5. Каган Б.М., Сташин В.В. Основы проектирования микропроцессорных устройств автоматики. -М.: Энергоатомиздат, 2016, -304с.

Б) дополнительная литература:

1. Юфкин, Е. А. Основы микропроцессорной техники для школьников и студентов : учебное пособие / Е. А. Юфкин. — Москва, Вологда : Инфра-Инженерия, 2024. — 184 с.

2. Игнатов, А. Н. Микросхемотехника : учебное пособие для СПО / А. Н. Игнатов, А. В. Полянская. — Саратов : Профобразование, 2024. — 452 с.

3. Гуров, В. В. Архитектура микропроцессоров : учебное пособие / В. В. Гуров. — 4-е изд. — Москва : Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2024. — 326 с.

**В) Интернет-ресурсы:**

1. Крынецкая, Г. С. Вычислительные машины, сети и системы : учебник / Г. С. Крынецкая. — Москва : Издательский Дом МИСиС, 2023. — 614 с. — ISBN 978-5-907560-73-4. — Текст : электронный // Цифровой образовательный ресурс IPR SMART : [сайт]. — URL: <https://www.iprbookshop.ru/137519.html> (дата обращения: 07.01.2025). — Режим доступа: для авторизир. Пользователей

2. Микушин, А. В. Цифровая схемотехника : учебное пособие для СПО / А. В. Микушин, В. И. Сединин. — 2-е изд. — Саратов : Профобразование, 2024. — 326 с. — ISBN 978-5-4488-1670-3. — Текст : электронный // Цифровой образовательный ресурс IPR SMART : [сайт]. — URL: <https://www.iprbookshop.ru/134188.html> (дата обращения: 07.01.2025). — Режим доступа: для авторизир. Пользователей

## **8. Материально-техническое обеспечение дисциплины**

Лекционные занятия: комплект электронных презентаций/слайдов, аудитория, оснащенная презентационной техникой (проектор, экран, компьютер/ноутбук) и т.п.

Лабораторные работы: компьютерный класс, оснащенный мультимедийным проектором, интерактивной доской, сетевой инфраструктурой и организованным доступом в Интернет, пакеты ПО MS Word, MS Excel .

Прочее: рабочее место преподавателя, оснащенное компьютером с доступом в Интернет, рабочие места студентов, оснащенные компьютерами с доступом в Интернет, предназначенные для работы в электронной образовательной среде и т.п.



9